

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 07-038801
(43)Date of publication of application : 07.02.1995

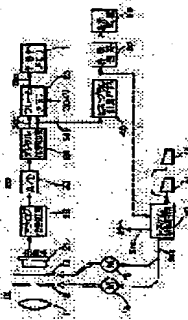
(51)Int. Cl.	H04N 5/235 G03B 17/18
(21)Application number : 05-201067	(71)Applicant : SONY CORP
(22)Date of filing : 21.07.1993	(72)Inventor : SASAKI TADAO

(54) IMAGE PICKUP DEVICE

(57)Abstract:

PURPOSE: To easily confirm whether or not the exposure of the image pickup device of an electronic still camera, a camcorder, etc., is proper.

CONSTITUTION: The image pickup device is equipped with an optical system 10 and an image pickup system 20 and the video signal from the image pickup element of the image pickup system 20 is recorded on a recording medium. Further, the device is provided with a histogram calculating circuit 40 which calculates the distribution state of the luminance level of the video signal from the image pickup element in a specific section and a display means 60 which displays the calculated distribution state of the luminance level in the form of a graph.



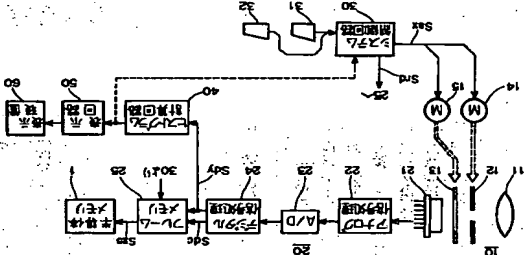
(19) 日本国特許庁 (J P) (12) 公開特許公報 (A) (11) 特許出願公開番号
特開平7-38801
(43) 公開日 平成7年(1995)2月7日

(51) Int. Cl. ⁴	識別記号	特許庁内識別番号	F I	技術分野
H 04 N 5/235 G 03 B 17/18	A 7235-2K			
審査請求 未請求 請求項の数 5 F D (全 7 頁)				

(21) 出願番号	特開平5-201067	(71) 出願人	000002185 ソニー株式会社
(22) 出願日	平成5年(1993)7月21日	(72) 発明者	佐々木 晴夫 東京都品川区北品川6丁目7番35号 一株式会社内
		(74) 代理人	伊藤士 佐藤 正美

(54) 【発明の名称】 撮像装置

(57) 【要約】
【目的】 電子スチルカメラやカメラ一体型VTRなどの撮像装置において、撮像時に、露出の適否を簡単に確認する。
【構成】 光学系10と、撮像系20とを備え、この撮像系の撮像素子21からの映像信号を記録媒体に記録するようにする撮像装置である。撮像素子21からの映像信号の所定区間における輝度レベルの分布状況を算出するヒストグラム計算回路40と、算出された輝度レベルの分布状況をグラフ化して表示する表示手段60とを設ける。



(2)

【特許請求の範囲】
【請求項1】 光学系と、撮像系とを備え、この撮像系の撮像素子からの映像信号を記録媒体に記録するようにする撮像装置において、
上記撮像素子からの映像信号の所定区間における輝度レベルの分布状況を算出する算出手段と、
この算出手段により算出された上記輝度レベルの分布状況を表示する表示手段とを設けたことを特徴とする撮像装置。
【請求項2】 請求項1に記載の撮像装置において、
上記撮像系の撮像素子からの映像信号を表示するようにする映像表示素子が設けられると共に、
上記撮像素子からの映像信号の所定区間における輝度レベルの分布状況を算出する算出手段により算出された上記輝度レベルの分布状況を、上記撮像系の撮像素子からの映像信号に重畳して上記映像表示素子に表示する表示制御手段とを設けたことを特徴とする撮像装置。
【請求項3】 上記輝度レベルの分布状況に応じて、上記光学系の絞りや、上記輝度レベルの分布状況に応じて、請求項2に記載の撮像装置。
【請求項4】 少なくとも1画面分の映像信号を記憶するメモリが設けられ、上記記録媒体には、上記メモリに記憶された1フィールドあるいは1フレームの映像信号からなる静止画が、操作入力に応じて記録される請求項1または請求項2に記載の撮像装置。
【請求項5】 上記記録媒体が磁気テープであって、この磁気テープ上に、回転ヘッドにより上記映像信号を斜めトラッキングとして記録する請求項1または請求項2に記載の撮像装置。
【発明の詳細な説明】
【0001】
【産業上の利用分野】 この発明は、磁気テープや半導体メモリなどの記録媒体に撮影した映像信号を記録するようにする撮像装置に関する。
【0002】
【従来の技術】 2次元CCD型イメージセンサのような固体撮像素子から得られる情報を電気的に処理して、磁気フロッピーディスクや固体メモリなどに静止画として記録するようにした電子スチルカメラが知られている。
【0003】 電子スチルカメラでは、基本的に、磁気フィルムを使用する写真カメラと同様の絞りやシャッターを用いられ、撮像光の光量に基づき、絞りとシャッターを自動調整する自動露出機構(AE)あるいはプログラム(AE)によって、適正な露出が行われるようになっている(例えば、テレビジョン学会誌第39巻第9号など参照)。
【0004】
【発明が解決しようとする課題】 ところで、放送局などのスタジオ内でのビデオカメラによる撮像の場合、カメラからのビデオ出力信号(いわゆるBEE画)を波形モニタ上で観察することにより、カメラ露出が適正か否かを容易に確認することができる。
【0005】 しかしながら、ビデオカメラによる屋外の撮像の場合には、波形モニタを手帳に使用することができず、撮像時に、露出の適否を容易に確認することはできない。
【0006】 また、前述のような電子スチルカメラでは、ビデオ出力信号を導出できないものがあり、このような場合、波形モニタを使用することができない。そして、この種のカメラでは、前述の自動露出機構を使用すると、露出の適否は撮影後に確認することになるので、不具合な露出のステル画像が得られてしまうのを避けることができなかった。
【0007】 また、撮像素子のダイナミックレンジ、即ち、露光許容範囲(ラチチュード)は銀塩フィルムに比べて狭く、補正も困難であるため、自動露出調整を行なっても、AEのメターンから外れた被写体では、必ずしも適正露出が得られない場合がある。
【0008】 この場合、露出の過不足により、被写体のハイライト部ないしシャドウ部のディテールが再現されない、いわゆる、白ツブレないし黒ツブレが生じて、再生画像の品位が劣化するという問題があった。
【0009】 この発明の目的は、撮像時に、露出の適否を簡単に確認することができ、撮像装置を提供することにある。
【0010】
【課題を解決するための手段】 前記課題を解決するため、第1のこの発明による撮像装置は、後述の図1の参照符号を付せると、光学系10と、撮像系20とを備え、この撮像系の撮像素子21からの映像信号を記録媒体に記録するようにする撮像装置において、撮像素子21からの映像信号の所定区間における輝度レベルの分布状況を算出する算出手段40と、この算出手段40により算出された輝度レベルの分布状況を表示する表示手段60あるいは26とを設けたことを特徴とする。
【0011】
【作用】 上記の構成のこの発明においては、露出の適否の判断に有効な、撮像画像の輝度レベルの分布状況が表示手段に表示される。よって、ユーザは、この表示手段の輝度レベルの分布状況から、白ツブレや黒ツブレの状況を把握することができ、露出の適否を判断することができる。
【0012】
【実施例】 以下、図1〜図4を参照しながら、この発明による撮像装置を電子スチルカメラに適用した場合の実例について説明する。
【0013】 この発明の一例としての撮像装置の構成を図1に示し、その要部の構成を図2及び図3にそれぞれ示す。図1において、10は光学系、20は撮像系、30はシステム制御回路(マイクロコンピュータ)である。

(3)

3

【0014】光学系10は、レンズ11、絞り機構12、光学シャッター13を備え、絞り機構12、光学シャッター13は、それぞれモータとして表わされる制御機構14、15を併い、レンズ11を通過する撮像光の露光量が制御される。

【0015】撮像系20には、CCD固体撮像素子21が搭載される。この撮像素子21の出力は、アナログ信号処理回路22に供給されて所定の信号処理が施され、A/D変換器23において、例えば1画面サンプリング8ビットのデジタル信号に変換されて、デジタル信号処理回路24に供給される。そして、このデジタル信号処理回路24からの1画面分のデジタル映像信号（画度信号Sdy、色信号Sdc）がフレームメモリ25に格納される。

【0016】そして、フレームメモリ25から読み出されたデジタル映像信号S25が、記録媒体、この例では半導体メモリ1に記録される。

【0017】なお、この半導体メモリ1に記録された静止画は、図示は省略するが、スチルビデオプレーヤにより電子的に再生され、あるいはスチルビデオプリンタによりハードコピーとして再生される。

【0018】システム制御回路30には、絞り機構12の絞り値とシャッター13のスピードとを決定する露出設定キー31と、シャッターリリースキー32とが接続される。そして、システム制御回路30からは、絞り制御機構14、光学シャッター制御機構15に露出制御信号Sexがそれぞれ供給されると共に、フレームメモリ25に露出制御信号Srdが供給される。

【0019】この実施例では、更に、ヒストグラム計算回路40、表示回路50と、液晶表示装置60とが設けられる。ヒストグラム計算回路40には、信号処理回路24からのデジタル映像信号のうちのデジタル画度信号Sdyが供給される。このヒストグラム計算回路24では、1画面分の画像のある一定区間、例えば1フレームあるいはその特定の一定区間について、各画素の画度レベルの分布状況が算出される。

【0020】すなわち、8ビットの画素データの場合には、そのデジタルレベルは、「0」から「255」までのいずれかになるので、その256段階の各レベルになる画素が何個ずつ存在するかを算出する。

【0021】図2は、このヒストグラム計算回路40の実施例である。すなわち、この例では、ヒストグラム計算回路40は、デコード41と、複数のカウンタ42a～42nとから構成される。8ビットの画素データの場合で、256段階の各レベルになる画素が何個ずつ存在するかを算出する場合には、カウンタの数は256となり、カウンタ42aではレベル「0」の画素データ数をカウントし、……、カウンタ42nではレベル「255」の画素データをカウントする。

4

【0022】また、例えば、16段階の輝度グラフとするとヒストグラムで、画度レベルの分布状況を表示する場合には、デコード41において、信号処理回路24からのデジタル画度信号Sdyの下位4ビットが切り捨てられると共に、カウンタ42a～42nの数が16個とされる。

【0023】このヒストグラム計算回路40のカウンタ42a～42nのカウント値出力は、表示回路50に供給される。そして、この表示回路50は、各カウンタのカウント値を、輝度グラフとして液晶表示装置60に表示する。

【0024】次に、図3をも参照しながら、図1の実施例のヒストグラム表示動作について説明する。この例の場合、2段式のシャッターリリースキー32が1段だけ押下された状態では、システム制御回路30からの制御信号により、光学シャッター13が適宜に開閉されると共に、絞り機構12がA/E制御に応じて適宜な絞り値に設定されて、撮像素子21に対して所定の露出が行なわれると共に、フレームメモリ25からの読み出しが禁止される。

【0025】ヒストグラム計算回路40では、映像信号のフレーム期間の開始時に、各カウンタ42a～42nがクリアされ、そのフレーム期間あるいはそのフレーム区間のうちの一定区間、映像信号が1画面ずつデコード41に入力される。この例では1フレーム区間の全画素がデコード41に入力される。そして、その区間の各画素の画度レベルに応じて、デコード41の特定の出力端子が選択され、この端子からの出力が対応するカウンタ42iに供給されて、カウンタ42i（i=a～n）の値が+1される。

【0026】そして、1フレーム期間中、上述のような動作が繰り返されて、その1フレーム期間が終わると、カウンタ42a～42nのカウント値が表示回路50に転送される。

【0027】表示回路50においては、各カウンタ42a～42nのカウント値を読み取り、このカウンタ値を、輝度グラフ表示形式で表示用メモリにデータを書き込み、図3に示すような輝度グラフとして液晶表示装置60に表示する。

【0028】露出が適正な場合は、デジタル画度信号Sdyのレベルが「0」及びその近傍や、「255」及びその近傍となるような画素の数は少ないので、図3Aに示すように、両端の棒の長さは短くなる。

【0029】一方、露出が過不足の場合で、白ツブレない黒ツブレが生じている場合には、図3B、Cに示すように、レベル「255」及びその近傍、また、レベル「0」及びその近傍のレベルにそれぞれ対応する棒グラフ部分が著しく長くなる。

【0030】撮影者は、液晶表示装置60上の輝度グラフの形状を観察することにより、撮像画像の画素の明るさ

(4)

5

についての状況を容易に把握することができ、露出の適否を容易に判断することができる。したがって、撮影者は、必要に応じて、適正露出となるように、マニュアルで補正することができる。

【0031】また、図1で、破線で示すように、ヒストグラム計算回路40の出力信号を、光量検出信号として、マイクロコンピュータ30に供給することにより、絞り機構12を自動的に補正するようにしてもよい。すなわち、例えば、レベル「0」やレベル「255」の画素がなくなる、あるいは微小になるように、露出を補正するようにしてもよい。

【0032】なお、図1の実施例では、画度のヒストグラムを液晶表示装置60上に表示するようにしたが、複数列に配置した発光ダイオードを用いて、図3に示すような、画度のヒストグラムを表示するようにしてもよい。

【0033】次に、図4～図7を参照しながら、この発明による撮像装置をビデオカメラに適用した他の実施例について説明する。この発明の他の実施例の全体の構成を図4に示し、その要部の構成を図5に示す。この図面において、前出図1に対応する部分には同一の符号を付して重複説明を省略する。

【0034】図4の実施例では、ヒストグラム計算回路40に加えて、表示信号形成回路50Aと、マトリクス回路70とが設けられる。また、26は電子ビューファインダであって、例えば、液晶表示装置で構成される。

【0035】この例においては、ヒストグラム計算回路40で算出された、例えば1フレーム区間の画素の画度レベルの分布状況から、表示信号形成回路50Aにおいて、表示画面において折線グラフと表示される表示信号Sdyとが、マトリクス回路70に供給されて、いずれか一方の選択的に取り出され、あるいは適宜に調整されて、いわゆるスーパースペイズされる。このスーパースペイズのためのキー信号Sdyも形成回路50Aにおいて形成され、制御信号として、マトリクス回路70に供給される。

【0036】このマトリクス回路70の出力は、D/A変換器27によりアナログ映像信号に変換され、ビューファインダ26に供給される。このビューファインダ26上には、後述の図7に示すように、映像と折線グラフとが重畳表示される。

【0037】この実施例では、ヒストグラム計算回路40のカウント42a～42n（図2参照）の数が例えば、256個とされて、信号処理回路24からの8ビットのデジタル画度信号Sdyが、下位ビットの切捨なしに処理される。

【0038】また、表示信号形成回路50Aは、図5に示すように、CPU51及び表示制御回路52と、1対のVRAM53、54とから構成される。その余の構成

6

は前出図1の例と同様である。

【0039】次に、図6及び図7をも参照しながら、ヒストグラム表示動作について説明する。露出設定のための測光状態では、システム制御回路30からの制御信号によって、撮像素子21に対して所定の露出が行なわれると共に、フレームメモリ25からの読み出しが禁止される。

【0040】ヒストグラム計算回路40では、前述と同様にして、映像信号のフレーム区間において、1画面分の各画素の画度レベルの分布状況がカウンタ42a～42nにより計数され、そのカウンタ値が表示信号形成回路50Aに転送される。

【0041】表示信号形成回路50Aにおいては、CPU51が、各カウンタ42a～42nのカウント値を読み取り、このカウンタ値から折線グラフ表示の形式の表示信号Sdyを形成し、この表示信号Sdyを表示制御回路52を通じてVRAM53に書き込み、表示制御回路52は、VRAM53からこの表示信号Sdyを読み出してマトリクス回路70に供給すると共に、重量表示のためのキー信号Sdyを形成して、この信号Sdyをマトリクス回路70に供給する。

【0042】マトリクス回路70においては、キー信号Sdyに制御されて、信号処理回路24からのデジタル画度信号Sdyと、表示信号形成回路50Aからの表示信号Sdyとが、適宜に切り換え、渡されてスーパースペイズされる。

【0043】したがって、電子ビューファインダ26の画面26D上には、図7に示すように、被写体の映像Pと、ヒストグラムの折線グラフP&Hとが、重畳して表示される。このため、撮影者は、撮影のための構図と露出の適否とを同時に確認することができる。

【0044】露出が適正な場合は、デジタル画度信号Sdyのレベルが「0」や「255」となるような画素の数は少ないので、図6Aに示すように、両端の棒は小さくなる。

【0045】一方、露出が過不足の場合は、白ツブレない黒ツブレが生じて、図6B、Cに示すように、「255」ないし「0」のレベルにそれぞれ対応する、一端部ないし他端部にピークが生ずる。

【0046】したがって、撮影者は、ビューファインダ26上の折線グラフの形状を観察することにより、露出の適否を容易に判断することができ、必要に応じて、適正露出となるように、マニュアルで補正することができ

る。

【0047】また、この例においても、図において、破線で示すように、ヒストグラム計算回路40の出力信号を、光量検出信号として、マイクロコンピュータ30に供給することにより、絞り機構12を自動的に補正するようにしてもよい。

【0048】また、図4の例では、モノクロームの電子

(5)

ビューファインダを用いたが、カラー電子ビューファインダを用い、ヒストグラムとしての折れ線グラフを、特定の色で撮像画像に重畳して表示するようにしてもよい。

【0049】また、上述の実施例では、この発明を電子ビューファインダを備えた電子スタルカメラに適用したが、記録媒体が磁気テープであって、この磁気テープ上に、回転ヘッドにより上記撮像信号を斜めトラックとして記録するカメラ一体型VTRにおいても、この発明を適用することができる。

【0050】

【発明の効果】以上説明したように、この発明によれば、撮像画像のうちの一定の区間について、画素の輝度レベルのヒストグラムを計算し、そのヒストグラムを棒グラフとして表示し、あるいは電子ビューファインダに撮像画像に重畳して表示して、撮像画像についての輝度レベルの分布状況をグラフ化して表示するようにしたので、撮像時に、露出の適否を簡単に確認することができる。

【図面の簡単な説明】

【図1】この発明による撮像装置の一実施例の構成を示すブロック図である。

【図2】この発明の一実施例の要部の構成を示すブロック

ク図である。

【図3】この発明の一実施例の動作を説明するための図である。

【図4】この発明の他の実施例の構成を示すブロック図である。

【図5】この発明の他の実施例の一部の構成を示すブロック図である。

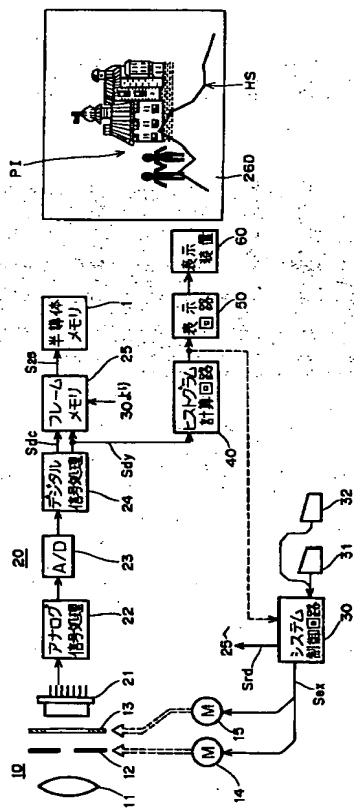
【図6】この発明の他の実施例の動作を説明するための図である。

【図7】この発明の他の実施例の動作を説明するための図である。

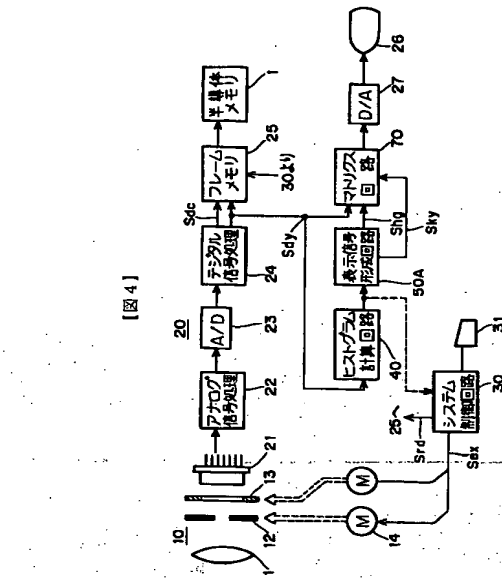
【符号の説明】

- 10 光学系
- 12 絞り
- 20 撮像素子
- 21 電子ビューファインダ
- 26 ヒストグラム計算回路
- 40 表示回路
- 50 表示回路
- 50A 表示信号形成回路
- 60 液晶表示素子
- 70 マトリクス回路

【図1】

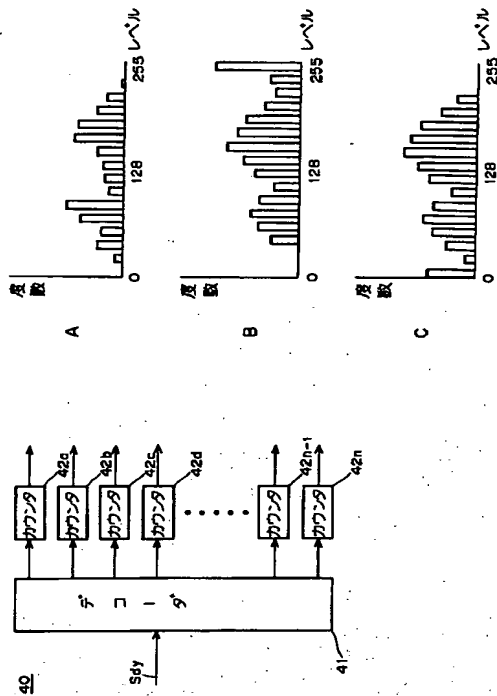


【図7】



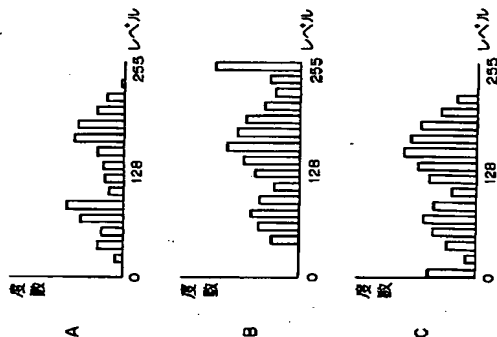
【図4】

【図2】



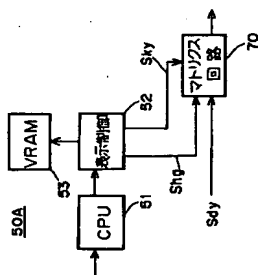
【図3】

(6)



(7)

【図5】



【図6】

